

CLIPPEDIMAGE= JP405175260A

PAT-NO: JP405175260A

DOCUMENT-IDENTIFIER: JP 05175260 A

TITLE: MANUFACTURING METHOD OF SEMICONDUCTOR DEVICE

PUBN-DATE: July 13, 1993

INVENTOR-INFORMATION:

NAME

SHIRASAKI, TOMOYUKI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

CASIO COMPUT CO LTD

N/A

APPL-NO: JP03356503

APPL-DATE: December 25, 1991

INT-CL (IPC): H01L021/56

US-CL-CURRENT: 29/827,438/FOR.379

ABSTRACT:

PURPOSE: To enhance the reliability upon the humidity resistance, etc., as well as the productivity.

CONSTITUTION: In order to seal multiple semiconductor chips 13 mounted

on a circuit substrate 11 with a sealing material 17, a printing mask 18 is aligned with the surface of the circuit substrate 11, i.e., respective semiconductor chips 13 are aligned with the central parts of respective aperture parts 20 of the printing mask 18 to be mounted. Next, when respective aperture parts 20 of the printing mask 18 is printed with a sealing material 17 comprising a liquid viscous resin using a squeegee 19, the sealing material 17 permeating into the gaps between the semiconductor chips 13 and the circuit substrate 11 forcibly discharges the whole air in the gaps through the intermediary of air vents 15, 16. Accordingly, no bubbles are left in the sealing material 17 at all thereby enhancing the reliability upon the humidity resistance etc. Furthermore, multiple semiconductor chips 13 can be sealed by only one time printing step thereby enabling the productivity to be enhanced.

COPYRIGHT: (C)1993,JPO&Japio

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平5-175260

(43)公開日 平成5年(1993)7月13日

(51)Int.Cl.⁵

H 0 1 L 21/56

識別記号

庁内整理番号

F I

技術表示箇所

E 8617-4M

審査請求 未請求 請求項の数4(全 4 頁)

(21)出願番号 特願平3-356503
(22)出願日 平成3年(1991)12月25日

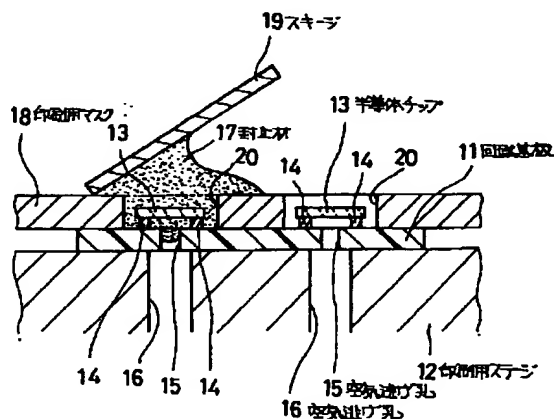
(71)出願人 000001443
カシオ計算機株式会社
東京都新宿区西新宿2丁目6番1号
(72)発明者 白 寄 友之
東京都青梅市今井3丁目10番地6 カシオ
計算機株式会社青梅事業所内
(74)代理人 弁理士 杉村 次郎

(54)【発明の名称】 半導体装置の製造方法

(57)【要約】

【目的】 耐湿性等の信頼性の向上を図り、また生産性の向上を図る。

【構成】 回路基板11上に搭載された複数の半導体チップ13を封止材17で封止する場合、印刷用マスク18を回路基板11の上面に位置合わせして、つまり印刷用マスク18の各開口部20内の中央部に各半導体チップ13が位置するようにして、載置する。次に、スキージ19で液状粘稠性樹脂からなる封止材17を印刷用マスク18の各開口部20内に印刷すると、封止材17は、半導体チップ13と回路基板11との間の隙間に入しながら、この隙間の空気をすべて回路基板11の空気逃げ孔16を介して強制的に排除する。したがって、封止材17中に気泡が残存することがなく、耐湿性等の信頼性が向上する。また、一度の印刷で複数の半導体チップ13を封止することができ、したがって生産性が向上する。



【特許請求の範囲】

【請求項1】 回路基板上にフリップチップボンディング等により搭載された複数の半導体チップを印刷マスクに形成された開口部内に配置させた後、液状粘稠性樹脂からなる封止材を印刷して前記半導体チップを封止することを特徴とする半導体装置の製造方法。

【請求項2】 前記回路基板の前記半導体チップと対応する部分には空気逃げ孔が設けられていることを特徴とする請求項1記載の半導体装置の製造方法。

【請求項3】 前記封止材を印刷する際、前記回路基板の空気逃げ孔を真空ポンプで吸引することを特徴とする請求項2記載の半導体装置の製造方法。

【請求項4】 前記封止材を印刷する際、前記回路基板を加熱することを特徴とする請求項1記載の半導体装置の製造方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】この発明は半導体装置の製造方法に関する。

【0002】

【従来の技術】半導体チップを回路基板上に実装する場合、例えば図6に示すように、フリップチップボンディング等により半導体チップ1のバンパ電極2を回路基板3上の電極パッド（図示せず）に接続することにより、半導体チップ1を回路基板3上に搭載し、この後、外周雰囲気からの汚染や破損から半導体チップ1を保護するために、射出器4を用いたポッティング法により液状粘稠性樹脂からなる封止材5を一定量滴下して半導体チップ1を封止するようにしている。

【0003】

【発明が解決しようとする課題】しかしながら、従来のこのような半導体装置の製造方法では、射出器4を用いたポッティング法であるので、個々の半導体チップ1に対して個別に処理することとなり、したがって特に回路基板3上に半導体チップ1が複数搭載されている場合、生産性が悪いという問題があった。また、半導体チップ1と回路基板3との間に隙間があるため射出器4を用いたポッティング法ではこの隙間に封止材5が進入していくことになり、このためこの隙間の空気を強制的に排除することができず、この隙間に進入した封止材5中に気泡が残存することがあり、ひいては耐湿性等の信頼性が低下するという問題があった。この発明の目的は、生産性を向上させることができ、また耐湿性等の信頼性を向上させることのできる半導体装置の製造方法を提供することにある。

【0004】

【課題を解決するための手段】請求項1記載の発明は、回路基板上にフリップチップボンディング等により搭載された複数の半導体チップを印刷マスクに形成された開口部内に配置させた後、液状粘稠性樹脂からなる封止材

を印刷して前記半導体チップを封止するようにしたものである。請求項2記載の発明は、請求項1記載の発明において、回路基板の半導体チップと対応する部分に空気逃げ孔を設けたものである。

【0005】

【作用】請求項1記載の発明によれば、印刷用マスクを用いて液状粘稠性樹脂からなる封止材を印刷して半導体チップを封止しているため、回路基板上に半導体チップが複数搭載されていても、一度の印刷ですべての半導体チップを封止することができ、したがって生産性を向上させることができる。請求項2記載の発明によれば、回路基板の半導体チップと対応する部分に空気逃げ孔を設けているので、半導体チップと回路基板との間の隙間に封止材が進入していく際、この隙間の空気を回路基板の空気逃げ孔を介して強制的に排除することができ、したがってこの隙間に進入した封止材中に気泡が残存しないようにすることができ、ひいては耐湿性等の信頼性を向上させることができる。

【0006】

20 【実施例】図1はこの発明の半導体装置の製造方法で用いられる封止材印刷機の一例の要部を示したものである。この封止材印刷機は、回路基板11を載置するための印刷用ステージ12を備えている。回路基板11の上面の所定の4箇所には、図2にも示すように、フリップチップボンディング等により半導体チップ13のバンパ電極14が回路基板11上の電極パッド（図示せず）に接続されていることにより、4つの半導体チップ13が搭載されている。また、搭載された4つの半導体チップ13の各中央部に対応する部分における回路基板11の各所定の箇所には、図2にも示すように、円形の空気逃げ孔15が設けられている。一方、回路基板11の4つの空気逃げ孔15に対応する部分における印刷用ステージ12の各所定の箇所には、回路基板11の空気逃げ孔15よりもある程度大径の空気逃げ孔16が設けられている。また、封止材印刷機には、液状粘稠性樹脂からなる封止材17を印刷するための印刷用マスク18およびスキージ19等が備えられている。このうち印刷用マスク18は、図3にも示すように、回路基板11上に搭載された4つの半導体チップ13と対応する部分に、半導体チップ13の外形よりもある程度大きめの方形状の開口部20が設けられた構造となっている。

30 【0007】さて、この封止材印刷機を用いて回路基板11上に搭載された4つの半導体チップ13を封止材17で封止する場合には、まず、回路基板11を印刷用ステージ12の上面に位置合わせして、つまり回路基板11の各空気逃げ孔15が印刷用ステージ12の各空気逃げ孔16の中央部に位置するようにして、載置する。次に、印刷用マスク18を回路基板11の上面に位置合わせして、つまり印刷用マスク18の各開口部20内の中央部に各半導体チップ13が位置するようにして、載置

3

する。次に、スキージ19で液状粘稠性樹脂からなる封止材17を印刷用マスク18の各開口部20内に印刷する。すると、印刷された液状粘稠性樹脂からなる封止材17は、印刷用マスク18の開口部20の壁面と半導体チップ13の外側面との間の隙間を通して半導体チップ13と回路基板11との間の隙間に進入しながら、これらの隙間の空気をすべて回路基板11の空気逃げ孔16を介して印刷用ステージ12の空気逃げ孔16内に強制的に排除し、印刷用マスク18の開口部20の壁面と半導体チップ13の外側面との間の隙間および半導体チップ13と回路基板11との間の隙間に順次充満された後、回路基板11の空気逃げ孔16内に進入する。そして、印刷された液状粘稠性樹脂からなる封止材17が硬化すると、図4に示すように、この硬化した封止材17によって半導体チップ13が封止されることになる。

【0008】このように、この半導体装置の製造方法では、印刷用マスク18を用いて液状粘稠性樹脂からなる封止材17を印刷して半導体チップ13を封止しているので、回路基板11上に半導体チップ13が複数搭載されていても、一度の印刷ですべての半導体チップ13を封止することができ、したがって生産性を向上させることができる。また、回路基板11の半導体チップ13と対応する部分に空気逃げ孔15を設けているので、半導体チップ13と回路基板11との間の隙間に封止材17が進入していく際、この隙間の空気を回路基板11の空気逃げ孔15を介して強制的に排除することができ、したがってこの隙間に進入した封止材17中に気泡が残存しないようにすることができ、ひいては耐湿性等の信頼性を向上させることができる。

【0009】なお、上記実施例では、図3にも示すように、印刷用マスク18として、回路基板11上に搭載された4つの半導体チップ13と対応する部分に、半導体チップ13の外形よりもある程度大きめの方形状の開口部20が設けられたものを用いているが、回路基板11上に実装される他の電子部品に支障を来さない場合には、図5に示すように、4つの半導体チップ13の搭載エリアよりもある程度大きめの1つの方形状の開口部21が設けられたものを用いるようにしてもよい。また、印刷用ステージ12の空気逃げ孔16をチューブを介して真空ポンプに連結し、封止材17を印刷するとき、回路基板11の空気逃げ孔15を真空ポンプで吸引するよう

4

き、半導体チップ13と回路基板11との間の隙間の空気を回路基板11の空気逃げ孔15を介して強制的に排除することができるので、半導体チップ13と回路基板11との間の隙間に封止材17を進入させやすく、このため封止材17の材料として高粘度樹脂を使用することもできる。さらに、印刷用ステージ12にヒータを取り付け、例えば高粘度樹脂からなる封止材17を印刷するとき、ヒータにより回路基板11を介して封止材17を加熱し、これにより封止材17の粘度を下げてよい。

【0010】

【発明の効果】以上説明したように、請求項1記載の発明によれば、印刷用マスクを用いて液状粘稠性樹脂からなる封止材を印刷して半導体チップを封止しているので、回路基板上に半導体チップが複数搭載されていても、一度の印刷ですべての半導体チップを封止することができ、したがって生産性を向上させることができる。また、請求項2記載の発明によれば、回路基板の半導体チップと対応する部分に空気逃げ孔を設けているので、半導体チップと回路基板との間の隙間に封止材が進入していく際、この隙間の空気を回路基板の空気逃げ孔を介して強制的に排除することができ、したがってこの隙間に進入した封止材中に気泡が残存しないようにすることができ、ひいては耐湿性等の信頼性を向上させることができる。

【図面の簡単な説明】

【図1】この発明の半導体装置の製造方法で用いられる封止材印刷機の一例の要部を示す断面図。

【図2】回路基板およびこれに搭載された半導体チップの平面図。

【図3】印刷用マスクの平面図。

【図4】封止材で封止した状態の断面図。

【図5】印刷用マスクの他の例の平面図。

【図6】従来の半導体装置の製造方法の一例を説明するために示す断面図。

【符号の説明】

11 回路基板
12 印刷用ステージ
13 半導体チップ
15、16 空気逃げ孔
17 封止材
18 印刷用マスク
19 スキージ

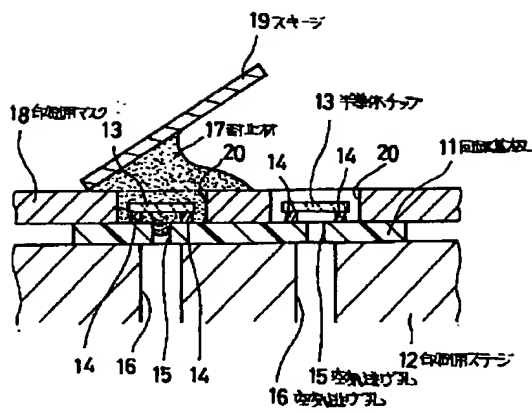
10

20

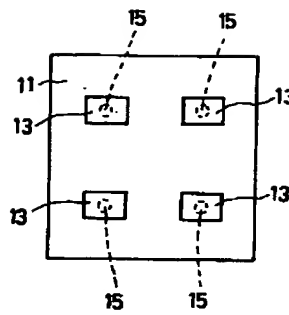
30

40

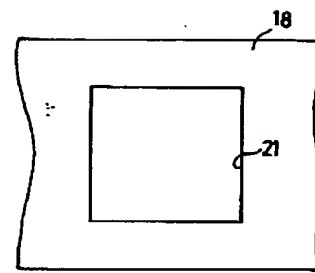
【図1】



【图2】

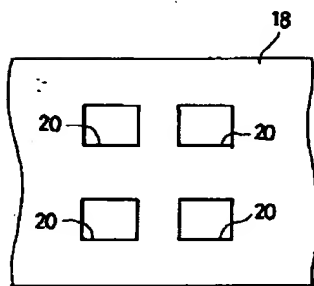


【図5】



【図6】

【図3】



【図4】

